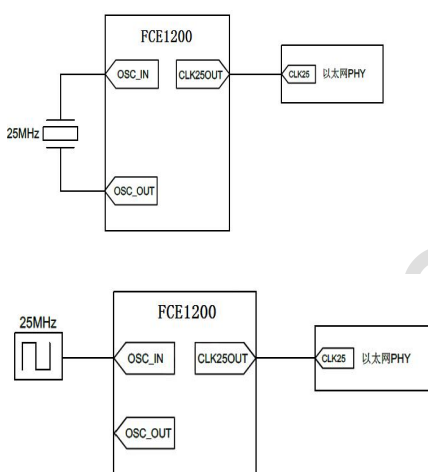
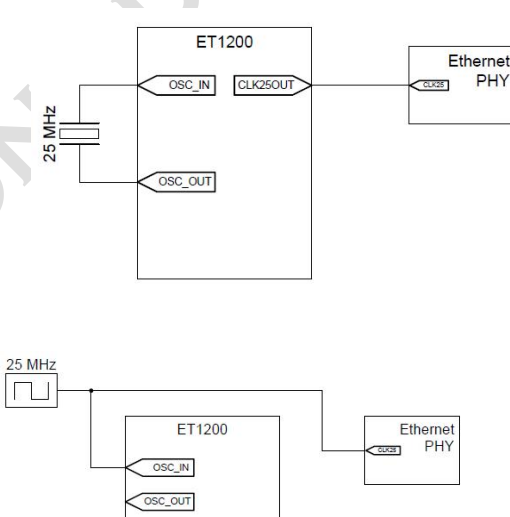


FCE1200 与 ET1200 差异对照表

FCE1200 在芯片引脚上能够和 ET1200 做到 PIN-TO-PIN 兼容，但是在具体的使用上还是有一定的区别。具体的区别及用法如下表：

功能或用法	FCE1200	ET1200
PHY 芯片时钟	FCE1200 的时钟可由 25MHz 的晶振时钟提供也可以由其他时钟产生电路提供。PHY 芯片时钟只能由 FCE1200 芯片的时钟输出引脚提供。示例图如下(具体时钟详细设定参见 FCE1200_datasheet)： 	ET1200 的时钟可由 25MHz 的晶振时钟提供也可以由其他时钟产生电路提供。PHY 芯片时钟同时可以 25MHz 的晶振时钟提供，也可以由 ET1200 芯片的时钟输出引脚提供。 示例图如下(具体时钟详细设定参见 ethercat_et1200_datasheet)： 
芯片内部 LDO	FCE1200 拥有 2 个 LDO, 其中一个 LDO 输出 I/O 信号供电电压(5V 到 3.3V), 一般为 3.3V。另一个 LDO 输出逻辑内核供电电压, 逻辑内核要求 1.8V 供电。当外部供电电压高于内部 LDO 输出时, LDO 停止供电。(具体电压详细设定参见 FCE1200_datasheet)	ET1200 拥有 2 个 LDO, 其中一个 LDO 输出 I/O 信号供电电压(5V 到 3.3V), 一般为 3.3V。另一个 LDO 输出逻辑内核供电电压, 逻辑内核要求 2.5V 供电。当外部供电电压高于内部 LDO 输出时, LDO 停止供电。(具体电压设定参见 ethercat_et1200_datasheet)